

## Emploi : Ingénieur.e en conception numérique

Secteur : Semi-conducteur

Type de poste et catégorie : CDI - Statut cadre

Lieu : Poste basé à Moirans (38 - Isère)



## L'ENTREPRISE ET SON PROCESSUS DE RECRUTEMENT

Tu as envie de t'investir au sein d'une entreprise à taille humaine, dynamique et en croissance ? Notre orientation stratégique est alignée avec les valeurs que nous portons centrées sur l'Humain et la Planète : **l'Originalité**, le **Bien-vivre**, **l'Authenticité** et la **Responsabilité**.

Pyxalis est implantée depuis 2010 au cœur de la région grenobloise, terre d'excellence et d'innovation. Société indépendante de 45 personnes, nous sommes spécialisés dans le développement et la vente de capteurs d'images innovants et de solutions associées.

Au plus proche de nos clients, nous focalisons notre action sur 3 piliers marché principaux : la **santé**, la **sécurité** et **l'environnement**. Notre offre est à la fois composée de produits sur-mesure et d'autres disponibles sur étagère.

Nous recherchons un.e **Ingénieur.e en conception numérique** pour soutenir notre croissance et augmenter notre capacité à développer de nouveaux capteurs et systèmes.

Le processus de recrutement d'un.e Pyxalien.ne est le suivant :

- Entretien de pré qualification technique avec le manager
- Mise en situation, rencontre des équipes, visite des locaux, entretien avec le service RH
- Mon profil coopératif : Je découvre les dimensions que je mobilise pour coopérer au sein d'une équipe

N'attends plus et rejoins nous !



## LES PLUS CHEZ PYXALIS

### Les petits plus qui font la différence...

- Le télétravail est possible 2 jours/semaine,
- Nous proposons des berceaux en crèche,
- Nous avons créé GreenPyx, un groupe de salariés Pyxalis qui travaille sur notre macro environnement. Le but ? Réagir et agir pour limiter la crise climatique,
- Le sport, et plus largement tout ce qui participe au bien-être, est favorisé,
- Nous avons mis en place le Forfait Mobilité Durable pour encourager les trajets doux,
- Nous favorisons la formation des collaborateurs,
- Ouverture du capital à l'actionnariat salarié, intéressement, titres restaurant, chèques vacances.



## ROLE & MISSIONS PRINCIPALES

L'ingénieur.e en conception numérique participe au développement de la partie numérique des capteurs d'image (circuits mixtes numérique/analogique). Il/elle assure les activités significatives suivantes :

- Prendre part à l'analyse des demandes clients, internes ou externes.
- Mettre en œuvre les étapes de conception numérique « Front End » de blocs unitaires :
  - Concevoir le RTL (VHDL/ Verilog/systemVerilog)
  - Développer les testbenchs (systemVerilog)
  - Modéliser la fonction implémentée (Python/C/C++)
  - Vérifier par simulation
  - Déployer la synthèse logique
  - Appliquer le Lint et le CDC sur les blocs développés
- Appliquer des méthodologies de conception permettant d'assurer un niveau d'efficacité élevé (IP, Reuse, etc.),
- Participer à l'amélioration du flow de conception numérique, en développant des outils dédiés (scripts Python),
- Comprendre les problématiques liées aux circuits mixtes et fonctions analogiques (ADC, pixel, ...),

- Etre force de proposition sur les évolutions d'architecture de type SoC avec soft embarqué et micro-architecture utilisées à Pyxalis,
- Proposer des solutions innovantes et performantes, dans une perspective d'amélioration continue.



## PROFIL RECHERCHÉ

Pour t'intégrer au sein de la team Pyxalis, il te faudra :

- un esprit d'analyse et de synthèse,
- une approche proactive dans la résolution des problèmes,
- un désir de satisfaire le client,
- une adhésion forte aux valeurs Pyxalis et à la tenue des engagements,
- une envie de travailler dans une structure à taille humaine où la coopération est clé.

Tu devras être en mesure de prendre des décisions techniques en toute autonomie dans le respect du contour projet (coût, planning, risque) et des règles de développement et de favoriser la capacité de réutilisation.



## FORMATION ET COMPÉTENCES SPÉCIFIQUES

De formation ingénieur.e ou bac + 5 en micro-électronique, doté.e d'une expérience d'au moins 3 ans dans le domaine de la conception numérique de circuits intégrés, de préférence dans le domaine de l'imagerie, tu devras avoir une bonne maîtrise des aspects suivants :

- Spécialisation en électronique numérique,
- Connaissance des langages VHDL, Verilog, SystemVerilog,
- Connaissance des langages Python/C++ (systemC serait un plus),
- Pratique des outils de simulation numérique et synthèse logique (la tool chain Cadence Front End serait un plus),
- Anglais technique courant à l'écrit comme à l'oral.

