

Emploi : Ingénieur.e en développement numérique FPGA

Secteur : Semi-conducteur

Type de poste et catégorie : CDI - Statut cadre

Lieu : Poste basé à Moirans (38 - Isère)



L'ENTREPRISE ET SON PROCESSUS DE RECRUTEMENT

Tu as envie de t'investir au sein d'une entreprise à taille humaine, dynamique et en croissance ? Notre orientation stratégique est alignée avec les valeurs que nous portons centrées sur l'Humain et la Planète : **l'Originalité**, le **Bien-vivre**, **l'Authenticité** et la **Responsabilité**.

Pyxalis est implantée depuis 2010 au cœur de la région grenobloise, terre d'excellence et d'innovation. Société indépendante de 45 personnes, nous sommes spécialisés dans le développement et la vente de capteurs d'images innovants et de solutions associées.

Au plus proche de nos clients, nous focalisons notre action sur 3 piliers marché principaux : la **santé**, la **sécurité** et **l'environnement**. Notre offre est la fois composée de produits sur-mesure et d'autres disponibles sur étagère.

Nous recherchons un.e **Ingénieur.e en développement numérique FPGA** pour soutenir notre croissance et augmenter notre capacité à développer de nouveaux capteurs et systèmes.

Le processus de recrutement d'un.e Pyxalien.ne est le suivant :

- Entretien de pré qualification technique avec le manager
- Mise en situation, rencontre des équipes, visite des locaux, entretien avec le service RH
- Mon profil coopératif : Je découvre les dimensions que je mobilise pour coopérer au sein d'une équipe

N'attends plus et rejoins nous !



LES PLUS CHEZ PYXALIS

Les petits plus qui font la différence...

- le télétravail est possible 2 jours/semaine
- nous proposons des berceaux en crèche
- nous avons créé GreenPyx, un groupe de salariés Pyxalis qui travaille sur notre macro environnement. Le but ? Réagir et agir pour limiter la crise climatique
- le sport, et plus largement tout ce qui participe au bien-être, est favorisé
- nous avons mis en place le Forfait Mobilité Durable pour encourager les trajets doux
- nous encourageons la formation des collaborateurs
- ouverture du capital à l'actionnariat salarié, intéressement, titres restaurant



ROLE & MISSIONS PRINCIPALES

Au sein de l'équipe système, équipe dynamique et pluridisciplinaire (logiciel, électronique, mécanique, optique), tu auras l'opportunité de travailler sur des missions innovantes, diverses et variées, allant de la conception de systèmes applicatifs tels que des démonstrateurs ou des caméras, en passant par la conception de systèmes de caractérisation et de test, ou encore du prototypage de designs ASIC.

Tu seras garant.e de la conception de circuits numériques sur cible FPGA et, à ce titre, tes missions principales seront les suivantes :

- concevoir, implémenter, simuler et tester sur cible FPGA un design numérique. Les étapes peuvent aller de la phase de spécification à la génération du code machine de configuration (bitstream),
- définir et rédiger (en anglais ou français) la documentation associée : spécification, rapport de conception, d'architecture... ,
- participer à l'amélioration continue du métier : scripts, mise en IP des blocs développés & ajout de nouvelles fonctionnalités. Cela passe notamment par une cohérence inter-projets (synergie) afin de favoriser la réutilisabilité des IPs développées, l'efficacité du développement et la sécurisation des engagements (coûts / plannings). La stratégie de développement sera définie avec le référent métier FPGA,
- participer à la réalisation d'études de faisabilité.



PROFIL RECHERCHÉ

Pour t'intégrer au sein de la team Pyxalis, il te faudra :

- environ 3 ans d'expérience dans le domaine du développement FPGA,
- une expérience dans le monde de l'imagerie ou de capteurs numériques rapides,
- une adhésion forte aux valeurs Pyxalis et à la tenue des engagements,
- une envie de travailler dans une structure à taille humaine où la coopération est clé.

Tu devras être en mesure de prendre des décisions techniques en toute autonomie dans le respect du contour projet : spécification, estimation et tenue des délais, maîtrise du risque technique, maximiser la réutilisation des développements déjà effectués.



FORMATION ET COMPÉTENCES SPÉCIFIQUES

De formation ingénieur.e ou bac + 5 en électronique, spécialisation en électronique numérique et logique programmable, tu devras avoir une bonne maîtrise des aspects suivants:

- outils de développement (en particulier Xilinx Vivado),
- spécificités associées aux familles 7-series et Ultrascale de Xilinx,
- outils Intel (Altera) et des familles équivalentes ,
- mise en œuvre de soft-core embarqué (type microblaze) et sa programmation en C associée,
- mise en œuvre de moyens de debug pour la vérification (analyseur logique intégré) est très fréquente,
- un ou plusieurs simulateur logique (Modelsim, Incisive, ISE, Quartus, VCS, ...),
- base des outils informatiques en linux : ligne de commande, bash (scripting),
- gestion de version est assurée via GIT, une connaissance de base cet outil,
- basique d'outils de laboratoire (alimentation, oscilloscope, multimètre), respect des bonnes pratiques anti-ESD,
- anglais technique courant à l'écrit comme à l'oral.

