

Emploi : Un.e ingénieur.e Middle End

Secteur : Semi-conducteur

Type de poste et catégorie : CDI - Forfait 218 jours

Lieu : Poste basé à Moirans (38 - Isère)



L'ENTREPRISE ET SON PROCESSUS DE RECRUTEMENT

Tu as envie de t'investir au sein d'une entreprise à taille humaine, dynamique et en croissance ? Notre orientation stratégique est alignée avec les valeurs que nous portons centrées sur l'Humain et la Planète : **l'Originalité**, le **Bien-vivre**, **l'Authenticité** et la **Responsabilité**.

Pyxalis est implantée depuis 2010 au cœur de la région grenobloise, terre d'excellence et d'innovation. Société indépendante de 45 personnes, nous sommes spécialisés dans le développement et la vente de capteurs d'images innovants et de solutions associées.

Au plus proche de nos clients, nous focalisons notre action sur 3 piliers marché principaux : la **santé**, la **sécurité** et **l'environnement**. Notre offre est à la fois composée de produits sur-mesure et d'autres disponibles sur étagère.

Nous recherchons **un.e ingénieur.e Middle End** pour soutenir notre croissance et augmenter notre capacité à développer de nouveaux capteurs.

Le processus de recrutement est le suivant :

- Entretien de pré qualification technique avec le manager
- Mise en situation, rencontre des équipes, visite des locaux, entretien avec le service RH
- Mon profil coopératif : Je découvre les dimensions que je mobilise pour coopérer au sein d'une équipe

N'attends plus et rejoins nous !



LES PLUS CHEZ PYXALIS

Les petits plus qui font la différence...

- Le télétravail est possible 2 jours/semaine,
- Nous proposons des berceaux en crèche,
- Nous avons créé GreenPyx, un groupe de salariés Pyxalis qui travaille sur notre macro environnement. Le but ? Réagir et agir pour limiter la crise climatique,
- Le sport, et plus largement tout ce qui participe au bien-être, est favorisé,
- Nous avons mis en place le Forfait Mobilité Durable pour encourager les trajets doux,
- Nous favorisons la formation des collaborateurs,
- Ouverture du capital à l'actionnariat salarié, intéressement, titres restaurant, chèques vacances.



ROLE & MISSIONS PRINCIPALES

L'ingénieur.e Middle End est le garant du développement, du support et de la maintenance du digital design flow (middle end).

Il sera responsable des étapes de Middle End d'un circuit dans un environnement full Cadence :

- Synthèse avec définition des contraintes de timing (Genus)
- Insertion DFT (Genus) & Flow ATPG (Modus)
- Preuve formelle (Conformal)
- Lint & CDC (JasperGold)
- Analyse de power (Joules)

Ses missions impliquent les responsabilités suivantes :

- Participer à la définition des contraintes de timings en interaction avec les designers numériques et le responsable Place & Route.
- Participer à la spécification de la stratégie DFT des circuits et garantir son implémentation et sa validation en interaction avec l'ingénieur Test.
- Déployer le Digital Design Flow (synthèse, DFT, ATPG, Preuve formelle, Lint & CDC, Power) sur les circuits.
- Maintenir le Digital Design Flow avec l'évolution des outils et des technologies: scripts, intégration de nouvelles features, métriques, reporting

- Travailler avec l'ingénieur CAD sur la veille des outils numériques de CAO : présentation des fournisseurs d'outils, recherche de nouvelles solutions pour optimiser notre flow.
- Maintenir un niveau de compétence adapté aux systèmes réalisés, tant sur les outils que sur les méthodologies de conception

PROFIL RECHERCHÉ

Pour t'intégrer au sein de la team Pyxalis, il te faudra :

- Une forte aptitude aux relations interpersonnelles,
- Une capacité à prendre en charge simultanément des activités de nature très diverse,
- De très bonne connaissance des activités de conception microélectronique,
- Des connaissances approfondies des outils CAO de microélectronique, en particulier des outils Cadence,
- Une adhésion forte aux valeurs de la société et à la tenue des engagements, l'envie de travailler dans une structure à taille humaine où la coopération est clé,
- Maîtriser l'anglais courant à l'écrit et à l'oral.

FORMATION ET COMPÉTENCES SPÉCIFIQUES

- **Formation** : Ingénieur ou Bac + 5 en microélectronique.
- **Expérience** : Expérience solide (+5 ans) dans le domaine de la conception numérique Middle End de circuits intégrés, dans des circuits mixtes de préférence.
- **Compétences techniques** :
 - Outils de développement de scripts (tcl/tk, shell, awk, perl, python)
 - Outils CAO : synthèse, timing analysis, DFT, preuve formelle, Lint & CDC, placement/routage numérique, power
 - Flow Cadence Middle-End est un plus
- **Compétences comportementales** :
 - Innovation / Créativité
 - Leadership / Animateur
 - Esprit d'analyse et de synthèse
 - Anticipation

